

FONAMENTS DE COMPUTADORS

Codi	Tipus	Curs/semestre	Crèdits ECTS*
21293	Semestral	1er curs / 1er semestre	6,0

(* 6,0 crèdits ECTS equivalen a 150 hores de feina de l'alumne. Per tant, en aquesta guia docent es presenta una planificació de l'aprenentatge d'un estudiant per aquesta càrrega de feina, que inclou tant les hores presencials com les no presencials.)

Professors

<i>Nom</i>	<i>Dpt.</i>	<i>Despatx</i>	<i>Adreça d'E-mail</i>	<i>Telèfon</i>
Lorente, Bibiana	MSE	S/251	Bibiana.Lorente@uab.cat	937 287 752
Ramos, Germán	MSE	S/251	German.Ramos@uab.cat	937 287 752
Ribas, Lluís*	MSE	S/251	Lluís.Ribas@uab.cat	937 287 752
Velasco, Josep	MSE	S/251	Josep.Velasco@uab.cat	937 287 752

(* coordinador de l'assignatura)

Objectius

Coneixements (resum dels continguts principals del programa de l'assignatura)

- Conèixer l'arquitectura general d'un computador i, molt especialment, l'arquitectura de Von Neumann.
- Saber com es representa la informació i, en particular, els nombres de forma digital: nombres naturals i enters, tant en signe-magnitud com en complement a 2.
- Entendre els mecanismes de canvis de base en la representació de nombres.
- Conèixer els rudiments de l'àlgebra de Boole per a la manipulació de funcions lògiques.
- Tenir nocions tecnològiques dels circuits digitals i entendre la relació entre els circuits digitals i les funcions lògiques.
- Conèixer les portes lògiques, els mòduls combinacionals i els elements de memòria bàsics.
- Comprendre els conceptes de llenguatge màquina, d'instrucció (i adreçament), d'assemblador i de protocols de comunicació.
- Entendre com funciona un processador i com es relaciona amb el seu entorn.
- Saber com s'organitza la memòria d'un computador i els diferents tipus que hi ha.

Habilitats (aquelles de tipus pràctic desenvolupades al llarg de l'assignatura)

- Realitzar operacions aritmètiques bàsiques amb nombres binaris.
- Fer canvis de base de representació de nombres.
- Treballar amb funcions lògiques.
- Analitzar circuits digitals.
- Dissenyar i simular circuits.
- Programar en assemblador.

Competències

- Capacitat d'anàlisi i síntesi.
- Resolució de problemes.
- Capacitat d'organització i planificació.
- Comunicació oral i escrita.

- Treball en equip.
- Raonament crític.

Capacitats prèvies

No hi ha prerequisits establerts. És convenient que l'estudiant repassi nocions bàsiques d'aritmètica i d'electrònica.

Continguts

(T: teoria, S: seminaris, PS: preparació de seminaris, L: laboratoris, P: treball per al projecte, E: estudi, AA: altres activitats)

Temes	Hores de dedicació de l'estudiant							
	T	S	PS	L	P	E	AA	Total
1. Arquitectura dels computadors	3	1	0	0	0	4	1	9
Introducció. Història dels computadors. Organització general d'un computador. Arquitectura de Von Neumann. Estructura d'un processador: memòria i CPU.								
2. Representació de la informació	4	2	3	-	2	6	-	17
Tipus de dades. Nombres naturals i fraccionaris. Representació binària. Canvis de base. Nombres amb signe. Operacions aritmètiques amb nombres binaris.								
3. Àlgebra de Boole i circuits digitals	6	3	6	4	6	9	-	34
Funcions lògiques. Portes lògiques. Expressions booleanes. Propietats de l'àlgebra de Boole. Representacions canòniques. Minimització d'expressions booleanes.								
4. Circuits digitals combinacionals	6	3	6	6	9	9	-	39
Circuits amb portes lògiques bàsiques. Mòduls combinacionals: codificadors, descodificadors, multiplexors, demultiplexors, sumadors i comparadors.								
5. Introducció als circuits seqüencials	2	1	2	2	4	6	-	17
Elements de memòria: <i>latch</i> i <i>flip-flop</i> . El rellotge. Circuits amb <i>latches</i> i <i>flip-flops</i> .								
6. Arquitectura dels computadors (II)	6	3	3	4	8	9	1	34
Arquitectura de Von Neumann: cicle d'execució d'instruccions i modes d'adreçament. Jerarquia de la memòria: registres, memòria principal i memòria secundària. <i>Caché</i> i DMA. Comunicacions: protocols i perifèrics.								

Cicle setmanal d'aprenentatge

De forma habitual, l'aprenentatge d'aquesta assignatura demana que cada setmana s'hi dediquin 7 hores, distribuïdes de la forma següent:

Presencial (amb professor)	Teoria (T) 2h		Problemes (S) 1h		Pràctiques (L, P) 2h
No presencial (estudiant)		Preparació dels problemes (PS) 1h		Prep. de la part pràctica (PL) 1h	

Això vol dir que, després d'adquirir els coneixements (teoria), es posen a la pràctica provant de resoldre alguns problemes (PS) i comprovant-ne la solució al seminari corresponent (S). Un cop es disposa de la solució, se'n prepara la versió pràctica (PL) que s'experimenta a les sessions de laboratori (L). La preparació de les sessions de laboratori (PL) també inclou el desenvolupament d'una part del projecte (P) que s'haurà d'anar fent al llarg de l'assignatura.

Metodologia docent

La metodologia docent estarà orientada cap a la motivació de la iniciativa i el treball individual i en grup del alumne, a aconseguir un procés de aprenentatge on l'alumne és la figura principal i el professor passa a ser un tutor. La idea principal és que l'alumne vagi adquirint els coneixements i les habilitats de forma continua i motivada, ajudat pel professor i els seus companys. Durant tot el semestre l'alumne haurà de treballar en grup per a la realització pràctica dels problemes que es vagin posant al llarg del desenvolupament de l'assignatura i per a dur a terme el projecte pràctic, que és un treball en el que s'hauran d'anar aplicant progressivament tots els coneixements i habilitats que es vagin adquirint durant el semestre.

En aquesta línia i d'acord amb els objectius proposats a l'assignatura, el desenvolupament del curs es basarà en diferents activitats:

- **Classes magistrals (T):** Els coneixements científics i tècnics propis de la assignatura, i necessaris per al desenvolupament del projecte, s'exposaran en forma de classes magistrals. S'hi mostraran els conceptes bàsics inclosos en el temari de l'assignatura i s'hi donaran les indicacions de com completar aquests continguts. Les classes magistrals són les activitats que exigeixen menys interactivitat a l'estudiant: estan concebudes com a un mètode fonamentalment unidireccional de transmissió de coneixements del professor a l'alumne.
- **Seminaris (S):** Els seminaris són classes destinades a resoldre els dubtes que hagin sorgit a l'hora de resoldre els problemes corresponents a uns determinats continguts que ja s'hauran presentat en les classes magistrals prèvies. Per altra banda, també serviran per discutir-hi temes que amplien els continguts teòrics vistos o que afecten a la resolució del projecte de l'assignatura. La missió dels seminaris és, en síntesi, de fer de pont entre les classes magistrals i el treball pràctic del laboratori. Per a això, promouran la capacitat d'anàlisi i de síntesi i el raonament crític, i entrenaran l'estudiant en la resolució de problemes.
- **Laboratoris (L):** Els laboratoris són les sessions amb un nombre reduït d'alumnes, on els alumnes treballen en grup per portar a la pràctica les solucions als problemes seleccionats en els seminaris previs i també per anar realitzant el projecte de l'assignatura. Els laboratoris s'hauran d'aprofitar,

doncs, per desenvolupar les habilitats pràctiques de l'alumne i seran l'àmbit en el que es durà a terme l'avaluació continuada de l'alumne.

- **Projecte (P):** En començar el semestre, es presentarà als alumnes un projecte en el que hauran d'anar treballant al llarg del curs, en grups de dos o tres. El projecte s'haurà d'anar fent de forma progressiva, segons el desenvolupament de l'assignatura. Per exemple, un projecte podria ser el de desenvolupar una "clau digital" perquè un processador atengui un determinat perifèric. (L'annex 2 d'aquesta guia conté la descripció del projecte.)

Aquest plantejament del treball està orientat a promoure un aprenentatge actiu i a desenvolupar les competències de capacitat d'organització i planificació, comunicació oral i escrita, treball en equip i raonament crític.

Avaluació

Criteris d'avaluació

L'objectiu del procés d'avaluació és verificar que l'alumne ha assolit els coneixements i habilitats definits en els objectius de l'assignatura, així com les competències, aquestes últimes en un grau compatible amb la situació d'aquesta assignatura en el segon semestre de la titulació.

Activitats i instruments d'avaluació

L'avaluació es portarà a terme en base al projecte desenvolupat pels alumnes en grups de 2 persones (excepcionalment, de 3), el grau d'implicació en les sessions de laboratori els coneixements científico-tècnics de la matèria assolits per l'alumne.

Per fer aquesta avaluació es compta amb els instruments següents:

- La documentació que els alumnes facin del seu projecte,
- Les defenses del projecte,
- La valoració del treball de l'alumne en els laboratoris, i
- Una prova escrita presencial, absolutament necessària per a valorar adequadament, a nivell individual, el grau de coneixements assolits per l'alumne.

Indicadors i valoració

La qualificació final s'obtindrà segons el barem següent:

- El 40% de la nota final serà la nota mitjana de l'avaluació continuada feta a les sessions de laboratori,
- Un 20% provindrà de la qualificació atorgada al projecte i, finalment,
- El 40% restant dependrà de la prova escrita que es realitzarà en finalitzar l'assignatura.

Per aprovar l'assignatura serà necessari haver obtingut una puntuació mínima de 5 en cadascun dels apartats anteriors.

A la segona convocatòria, l'alumne tindrà l'oportunitat de millorar la nota obtinguda a la prova escrita, però no les qualificacions corresponents al projecte ni a l'avaluació continuada.

Calendari

(Veure annex 1.)

Bibliografia bàsica

- Lloris, A.; Prieto, A.; Parrilla, L.: **Sistemas Digitales**. McGraw-Hill. 2003. [Capítols 1 a 7.]
- De Miguel, P.: **Fundamentos de los Computadores**. Thomson. 2004. [Introducció i capítols 1, 2, 3, 4, 6 i 8.]
- Stallings, W.: **Organización y arquitectura de computadores**. Prentice Hall. 1996.
- Oliver, J.; Ferrer, C.: **Diseño de sistemas digitales: Introducción práctica**. Col·lecció Documents. Servei de Publicacions de la UAB. 1998.

Bibliografia complementària

- Prieto, A.; Lloris, A.; Torres, J.C.: **Introducción a la Informática**. McGraw-Hill 2001.
- Ribas, Ll.: **Pràctiques de Fonaments de Computadors**. Materials nº 81. Servei de Publicacions de la UAB. 2000.
- Tanenbaum, A.S.: **Structured computer organization**. Prentice Hall. 1999.
- Floyd, T.L.: **Fundamentos de Sistemas Digitales**. Prentice Hall. 1996.
- Hayes, J.P.: **Diseño Lógico Digital**. Addison-Wesley Iberoamericana. 1996.
- Velasco, J.; Otero, J.: **Problemas de Sistemas Electrónicos Digitales**. Paraninfo. 1996.
- Gascón, M.; Leal, A.; Peinado, V.: **Problemas prácticos de diseño lógico**. Paraninfo. 1990.

Enllaços web

Aula Virtual de l'Autònoma Interactiva: <https://www.interactiva.uab.es/cv/identificacio.jsp>

Annex 1. Calendari per al primer semestre del curs 06/07

En aquesta taula se us presenta el calendari orientatiu d'activitats presencials de l'assignatura per setmanes. Cal que tingueu en compte que hi pot haver petites diferències segons el grup al que pertanyeu. A més, és molt important que us reserveu temps per a la preparació de les activitats presencials de caràcter pràctic, inclosos els problemes.

En general, els horaris de les activitats presencials són:

	Dilluns	Dimarts	Dimecres	Dijous	Divendres
09.00–10.00		Teoria		Seminari G. 10	
10.00–11.00		Grup 20			
11.00–12.00		Teoria			
12.00–13.00		Grup 10		Seminari G. 20	
15.00–16.00			Teoria		
16.00–17.00			Grup 50		
18.30–19.30		Seminari G. 50			

Per tant, els grups de matí seguiran el mateix ritme setmanal, mentre que el de tarda tindrà una pauta lleugerament diferent (la majoria de temes es tracten a cavall entre una setmana i l'anterior). Les activitats setmanals comencen els dimarts per als grups de matí i el dimecres per al de tarda.

El calendari de les activitats presencials de teoria i problemes és el següent:

Setmana	Dies	Tema	Seminaris	Laboratoris + Projecte
1	18/09/06	M: 19 T: 19, 20 M: 21 T: 26 ¹ *	Introducció. Història dels computadors. Arquitectura dels computadors. Organització general d'un computador. Arquitectura de Von Neumann. Estructura d'un processador: Memòria i CPU.	(Es fa teoria.) Organització grups.
2	25/09/06	M: 26, 28 T: 27, 31	Representació de la informació. Tipus de dades. Nombres naturals i nombres fraccionaris. Canvis de base.	Problemari.
3	02/10/06	M: 3, 5 T: 4, 10 ¹	Representació de nombres. Nombres binaris enters.	Problemari.
4	09/10/06	M: -- T: ↑↓		Assignació d'alumnes a grups.
5	16/10/06	M: 17, 19 T: 11 ¹ , 17	Funcions lògiques. Portes bàsiques. Expressions lògiques.	Problemari.
6	23/10/06	M: -- T: --	(Activitats d'avaluació.)	1. Presentació del projecte i eines.
7	30/10/06	M: -- T: --		
8	06/11/06	M: 7, 9 T: 18 ¹ , 7	Àlgebra de Boole. Definició, propietats i teoremes derivats. Lleis de DeMorgan.	Problemari.
9	13/11/06	M: 14, 16 T: 8 ¹ , 14	Optimització de funcions. Maxtermes i mintermes. Representacions canòniques. Mapes de Karnaugh.	Problemari.
10	20/11/06	M: 21, 23 T: 15 ¹ , 21	Circuits combinacionals. Implementació de circuits combinacionals amb portes bàsiques.	Problemari.
11	27/11/06	M: 28, 30 T: 22 ¹ , 28	Mòduls combinacionals (I). Codificadors, descodificadors, multiplexors, demultiplexors, comparadors, semisumador, sumador complet.	2. Manipulació de funcions booleans.
12	04/12/06	M: -- T: 29 ¹ , 5	Mòduls combinacionals (II). Implementació de funcions amb multiplexors i descodificadors de lògica positiva i de lògica negativa.	3. Disseny de circuits amb portes lògiques.

Setmana	Dies	Tema	Seminaris	Laboratoris + Projecte
13	11/12/06	M: -- T: -- (Activitats d'avaluació.)		
14	18/12/06	M: 19, 21 T: ↓ Mòduls combinacionals (II). Implementació de funcions amb multiplexors i descodificadors de lògica positiva i de lògica negativa.	Problemari.	4. Disseny de mòduls combinacionals.
15	08/01/07	M: 9, 11 T: 20 ¹ , 9 Mòduls seqüencials. Memòria. Introducció. Elements de memòria (<i>latches & flip-flops</i>). Circuits seqüencials.	Problemari.	5. Disseny de circuits amb mòduls.
16	15/01/07	M: 16, 18 T: 10 ¹ , 16 Arquitectura de Von Neumann. Cicle d'instruccions. Modes d'adreçament.	Problemari.	6. Disseny de circuits seqüencials simples.
17	22/01/07	M: 23, 25 T: 17, 23 Jerarquia de la memòria d'un computador. Registres, memòria principal i memòria secundària. Caché i DMA.	Problemari.	7. Programació en assembler d'un processador elemental.
18	29/01/07	M: 30, 1 T: 24 ¹ , 30 Comunicacions. Protocols. Perifèrics.	Problemari.	8. Comunicació amb la màquina elemental.
19	05/02/07	M: -- T: -- (Activitats d'avaluació.)		

(* Els signes d'admiració al costat dels números de dia indiquen que són dies de la setmana següent o anterior. Si hi ha fletxes amunt i avall, significa que els dies estan col·locats en la programació de la setmana anterior o posterior.)

Annex 2. Projecte d'assignatura del curs 06/07

(Pendent)