



Títol Assignatura: ESTRUCTURA DE COMPUTADORS (27402)

Curs: 2006-2007
Tipus: Troncal
Crèdits: 6 (3 Teoria, 1'5 Problemes, 1'5 Pràctiques)
Tipus de Docència: Presencial

PROFESORAT :

Teoria:	Juan Carlos Moure (QC-3034):	E-mail: Campus Virtual
Problemes:	Javier Balladini (QC-3088):	E-mail: Campus Virtual
Pràctiques:	Javier Balladini: (QC-3088):	E-mail: Campus Virtual

OBJETIUS FORMATIUS GENERALS

- Conèixer la estructura, organització i funcionament dels computadors i dels seus components interns.
- Dissenyar programes correctes en llenguatge ensamblador per fer servir un microprocessador i els seus perifèrics interns a baix nivell.
- Conèixer les diferents alternatives i els diferents protocols de comunicació per connectar el microprocessador amb altres elements externs.

RECOMANACIONS SOBRE CONEIXEMENTS PREVIS

Coneixements bàsics de programació en alt nivell.

TEMARI

1.- Introducció

(2 h. teoria)

- Aplicacions dels computadors, evolució històrica i classificació.
- Estructura interna i funcionament del computador: Visió General.

2.- Programació bàsica dels microprocessadors

(10 h. teoria + 6 h. problemes)

- Arquitectura del processador (registres, memòria, operacions) i cicle bàsic d'instrucció.
- Repertoris d'instruccions, codificació d'instruccions, modes d'adreçament.
- Programació en llenguatge ensamblador: representació d'estructures de dades bàsiques i programació d'estructures bàsiques de control.

3.- Entrada/Sortida amb microprocessadors

(8 h. teoria + 4 h. problemes)

- Controladors d'Entrada/Sortida: model de programació.
- Interrupcions: modificació del cicle d'instrucció. Programació.
- Accés Directe a Memòria: programació.
- Programació de Perifèrics interns: ports d'E/S i temporitzador.

4.- Microarquitectura interna dels microprocessadors (8 h. teoria + 4h. problemes)

- Microarquitectura interna: registres, ALU, Bussos interns, Control, Rellotge
- Microarquitectura externa: processador, memòria, bus de sistema, controlador E/S, interrupcions i accés directe a memòria
- Segmentació i Memòria cache

METODOLOGIA DOCENT

En cada tema el professor farà una presentació mitjançant transparències prèviament distribuïdes als alumnes (publicació al Campus Virtual) que ocuparà aproximadament el 50% del temps presencial (2 h/setmana). El model docent serà la classe magistral, on el professor sintetitzarà i exposarà els conceptes fonamentals de l'assignatura. També es resoldran petits exemples de problemes.

Aproximadament el 25% del temps lectiu es dedicarà a resoldre problemes per posar en pràctica els conceptes explicats (en sessions de 2 hores). Els alumnes disposaran prèviament (publicació al Campus Virtual) d'una col·lecció de problemes, on alguns d'ells inclouran la solució comentada. Els alumnes han de resoldre a casa els problemes que considerin adients. El professor resoldrà a classe un problema de cada tipus i resoldrà els dubtes que puguin haver sorgit. Finalment, els alumnes que optin per seguir l'avaluació continuada hauran de resoldre a classe, de forma individual, un problema de cada tipus que servirà per avaluar a l'alumne tal i com s'explicarà posteriorment.

Finalment, el 25% del temps lectiu es dedicarà a realitzar pràctiques de laboratori (en sessions de 2 hores). Les 2-4 sessions inicials consistiran en seguir un guió de pràctiques proporcionat pel professor per tal d'adquirir les destreses necessàries per desenvolupar programes en assemblador pel control d'un sistema basat en un microprocessador. La resta de sessions es dedicaran al disseny d'una aplicació senzilla que faci servir un microprocessador per controlar un hardware simple fent servir la tècnica d'Entrada/Sortida per interrupcions. Els alumnes hauran de presentar al finalitzar cada sessió una fulla de laboratori indicant el treball realitzat. L'últim dia els alumnes hauran de defensar el seu treball de forma oral.

Com a suport a l'assignatura es farà ús del Campus Virtual, que servirà com a medi de comunicació tant entre el professor i els alumnes, com entre els alumnes. S'utilitzarà per difondre notícies referents a l'assignatura, per publicar el material docent i les qualificacions. S'obriran foros en que els alumnes podran interactuar entre ells i el professor. La secció de "tutories" permetrà la comunicació directa alumne/professor. Es demana que no es faci servir l'adreça d'e-mail institucional del professor. En cas de que es vulgui fer una tutoria presencial al despatx es demana que prèviament s'envii un avís al professor, especialment si es vol fer en un horari diferent al publicat pel professor de forma oficial.

AVALUACIÓ

Criteris d'avaluació:

Per a calcular la nota final de l'assignatura es tindrà en compte la nota de teoria i la nota de pràctiques amb una ponderació de 7.5 sobre 10 i de 2.5 sobre 10, respectivament. Per superar l'assignatura caldrà tenir un mínim de 4,5 sobre 10 tant en la nota de teoria com en la nota de pràctiques i que el promig ponderat superi o sigui igual a 5 sobre 10.

Avaluació de la teoria:

L'alumne pot escollir entre dos mètodes d'avaluació: continuada o extraordinària.

Per tal d'optar a l'avaluació continuada s'hauran de realitzar 2 problemes per cadascú dels temes 2, 3, i 4. La realització d'aquests problemes es farà durant els horaris dedicats a classes de problemes. El professor entregarà als alumnes una fotocòpia de les seves entregues i llavors la solució dels problemes es discutirà a classe i es penjarà posteriorment al Campus Virtual. Cada alumne haurà de puntuar la seva entrega i l'haurà de lliurar mitjançant el Campus Virtual abans de la finalització del curs. L'avaluació de cada problema serà A, B, C ó D, (que es correspon amb 10, 7, 4 ó 0 punts sobre 10) segons el grau de correcció de la solució. Els problemes no entregats s'avaluaran amb una D. La nota de teoria d'avaluació continuada serà el promig de tots els problemes.

Per evitar haver de fer l'examen final de l'assignatura cal tenir com a molt una nota D en algú dels problemes, tenir com a mínim 4 notes superiors a C en els problemes, i un promig de nota de teoria d'avaluació continuada superior a 6. En cas de que no sigui així s'haurà de fer l'examen final de teoria.

L'examen final de teoria consistirà en una prova tipus test on s'haurà de treure al menys un 3 sobre 10 per poder aprovar, i la realització de 6 problemes similars als que s'han proposat durant el curs. Per obtenir la nota final s'agafarà per a cada problema la millor nota entre la que es va treure durant l'avaluació continuada i la que s'ha tret en l'examen final.

Avaluació de les pràctiques:

L'alumne pot escollir entre dos mètodes d'avaluació: continuada o extraordinària.

En el cas de escollir l'avaluació continuada de les pràctiques, aquesta es farà durant les mateixes sessions de laboratori. Abans de començar cada pràctica cal fer una feina prèvia de preparació que serà avaluada pel professor de forma oral al entrar al laboratori. Aquesta petita prova oral té el doble objectiu d'avaluar i de garantir que l'alumne sap el que haurà de fer al laboratori i no utilitza el temps de pràctiques llegint per primera vegada el guió. El professor de pràctiques avaluarà el treball realitzat al laboratori i els resultats obtinguts, recollint els fulls de laboratori. L'últim dia de laboratori s'haurà de defensar de forma oral i individual el treball fet al laboratori. En cas de que la nota final de pràctiques sigui inferior al 6, el dia planificat per fer l'examen de teoria s'haurà de fer una prova addicional de pràctiques de tipus test. Aquesta prova s'haurà d'aprovar per poder aprovar la part de pràctiques de l'assignatura.

Alternativament a l'avaluació continuada es pot optar per fer un examen de pràctiques extraordinari. En aquest cas, el dia planificat per fer l'examen de teoria s'haurà de fer la prova de pràctiques de tipus test. Aquesta prova s'haurà d'aprovar per poder realitzar uns dies després una pràctica similar a les proposades durant el curs que servirà per avaluar la part pràctica de l'assignatura.

Es recomana seguir la opció de fer l'avaluació continuada, es a dir, de fer les pràctiques de laboratori, i no utilitzar la opció de l'examen de pràctiques. La realització de les pràctiques durant el curs és considera una activitat docent en la que l'objectiu principal és l'aprenentatge. En aquestes sessions, la interacció amb el professor no solament és possible si no que és aconsellable. Contràriament, en les sessions d'examen, l'objectiu és merament l'avaluació i l'alumne haurà de realitzar els exercicis sense la intervenció del professor.

Recuperació en Segona Convocatòria:

Es seguiran els mateixos criteris que per l'examen de primera convocatòria.

ESTIMACIO DE LA DURADA DE LES ACTIVITATS DOCENTS

Seguint el criteri d'una hora de treball personal per cada hora lectiva (20h/crèdit, tal com va aprovar la junta de secció) s'estima que la feina setmanal de l'alumne serà de 3 hores/setmana per seguir adequadament el ritme de les classes de teoria i problemes. Aquest és el temps que s'hauria de dedicar a repassar les transparències i a intentar resoldre algun dels problemes i qüestions a casa, abans d'assistir a la seva resolució/discussió a classe. Així es reserven 15 hores d'estudi per a preparar els exàmens parcials i final.

Per a les pràctiques es farà una estimació de la durada de cada activitat. En qualsevol cas, s'aplicarà el criteri de 20h/crèdit de manera que la feina que l'alumne haurà de fer a casa no superarà les 15 hores en total.

BIBLIOGRAFIA RECOMANADA

- **William Stallings**, (2003) *Computer Organization and Architecture*. Prentice Hall, 6^a edición.
- **Barry Wilkinson**, (1996) *Computer Architecture design and performance*. Prentice Hall, 2^a ed.
- **Vincent Heuring and Harry Jordan**, (1997) *Computer Systems Design and Architecture*. Addison Wesley
- **David Patterson and John L. Hennessy**, (2004) *Organización y Diseño de Computadores. La interface hardware/software*. Morgan Kaufmann
- **Andrew S. Tanenbaum**, (1999) *Structured Computer Organization*, Prentice Hall, 4^a Edición
- **Fredrick M. Cady** (1997) *Microcontrollers and Microcomputers: Principles of Software and Hardware Engineering*. Oxford University Press,

Pràctiques

- **Fredrick M. Cady and James M. Sibigtroth**, (2000) *Software and Hardware Engineering- Motorola M68HC12*. Oxford University Press.
- **Hanb-Way Huang**, (2006) *The HCS12 /9S12: An Introduction to Software and Hardware Interfacing*. Thompson Delmar Learning.
- **S.F. Barrett, D.J. Pack** (2005) *Embedded Systems. Design and Applications with the 68HC12 and HCS12*. Pearson Education Inc. (Prentice Hall)