

3. Eines de mesura i representació de dades.

3.1 Tècniques de mesura.

- Detecció d'events (Interval de mesura).
- Mostreig (Intervals de confiança).

3.2 Simulació.

3.3 Monitors.

- S/W.
- H/W.

3.4 Representació de les mesures.

- Diagrames de Gannt.
- Kiviat.
- Taules.

4. Control de projectes.

4.1 Introducció.

4.2 PERT-CPM.

4.3 Precedència.

4.4 Diagrames de Gannt.

4.5 Diagrames de recursos.

4.6 Taules de tiempos.

4.7 Algorisme húngar.

4.8 Cadenes de Markov.

PRÀCTIQUES

- Implementació d'un model de clustering.
- Implementació d'algorismes d'el.lecció de models de càrrega.
- Implementació de PERT o Precedències.

BIBLIOGRAFIA

Domenico Ferrari: Measurements and tuning of computer systems. Prentice-Hall, 1983.

Mansford E. Drummond: Evaluation and measurement techniques for digital computer systems. Prentice-Hall, 1973.

Javier García Cabañes: Técnicas de investigación operativas. Paraninfo, 1990.

1300 - PROBABILITAT I ESTADÍSTICA

1. Introducció i fonaments de la teoria de la probabilitat.

2. Independència i condicionament.

3. Sucessions de proves repetides. Teoremes de pas al límit.

4. Variables aleatòries. Funció de distribució. Esperança.

5. Teoremes de pas al límit.

6. Introducció als processos estocàstics.

7. Simulació de models aleatoris per ordinador.

8. Introducció a l'Estadística.

BIBLIOGRAFIA

K. L. Chung: Teoría elemental de la probabilidad y de los procesos estocásticos.

S. M. Ross: A first Course in Probability.

V. K. Zàjarov: Teoría de las probabilidades.

I. M. Sobol: Método de Montecarlo.

H. Larson: Introducción a la teoría de las probabilidades e inferencia estadística.

C. Cuadras: Probabilidades y Estadística. Vol I i II.

A. O. Allen: Probability, Statistics and Queuing Theory.

1301 - SISTEMAS DIGITALES I

1. Álgebra de conmutación.

- Álgebra de conmutación.
- Funciones de conmutación.
- Minimización de funciones.
- Mapas de Kargnaugh. Minimización mediante mapas de Karnagh.
- Otros métodos de minimización.

2. Materialización de circuitos combinacionales.

- Circuitos combinacionales.
- Puertas lógicas. Conjuntos universales.
- Análisis y síntesis de circuitos combinacionales.
- Módulos combinacionales: Multiplexor, demultiplexor, codificadores, decodificadores, matrices programables (PLAs, PALs).