

ESTRUCTURA DE ORDENADORES I

PROFESOR: ANA RIPOLL C5-230, AREA 9.

1. INTRODUCCIÓN
2. LA ARQUITECTURA BÁSICA DE VON NEUMANN
3. EL PROCESADOR: EL LENGUAJE MÁQUINA
 - 3.1 Características de las instrucciones máquina
 - 3.2 Tipos de Instrucciones
 - 3.3 Tipos de Direccionamiento
 - 3.4 Formato de las Instrucciones
4. LA UNIDAD ARITMETICO-LOGICA
 - 4.1 Aritmética del Computador
 - 4.2 Suma y Resta en punto fijo
 - 4.3 Operaciones de desplazamiento
 - 4.4 Multiplicación y división en punto fijo.
 - 4.5 Aritmética en punto flotante.
5. LA UNIDAD DE CONTROL
 - 5.1 Estructura y Funcionamiento del Procesador
 - 5.2 Operación de la Unidad de Control
 - 5.3 Unidad de Control Cableada
 - 5.4 Unidad de Control Microprogramada

BIBLIOGRAFIA BASICA

- William Stallings: "Computer Organization and Architecture" (3ª Edición) Mac Millan, 1993.
- John P. Hayes: "Computer Architecture and Organization" (2ª Edición) Mc. Graw Hill, 1988.
- Andrew S. Tanenbaum: "Structures Computer Organization" (3ª Edición. Prentice Hall, 1990.

BIBLIOGRAFIA COMPLEMENTARIA

- Hamacher V.C., Vranesic Z.G., Zaky S.G.: "Computer Organization" (2ª Edición), Mc. Graw Hill, 1984.
- Harold Stone: "Microcomputer Interfacing". Addison Wesley, 1983.
- Nikitas A. Alexandridis: "Microprocessor System Design Concepts". Computer Science Press, 1993.