

pràctiques. Aquells alumnes que, havent fet les pràctiques i entregat els informes corresponents no les hagin superat, hauran de fer un examen de les pràctiques. La no-assistència al laboratori implica el suspens de les pràctiques. Per aprovar l'assignatura serà necessari aprovar separatament l'examen i les pràctiques. La nota final serà un 60% de l'examen i un 40% de les pràctiques. Recordem que aquesta mitjana s'aplicarà quan les dues parts hagin estat aprovades. Aquells alumnes que ho desitgin podran fer un treball per millorar la nota. El treball pot ser tant per presentar a classe com per entregar per escrit.

21333 - MICROPROCESSADORS

Objectius

Partint d'una visió històrica de l'evolució dels microprocessadors, l'assignatura se centrarà en l'estudi en profunditat de dos microprocessadors clàssics: l'i8086 i el MC68000. Aquests serviran d'elements centrals a partir dels quals s'aniran veient tots els altres components que solen necessitar-se a l'hora de fer el disseny d'un sistema basat en microprocessadors/microcontroladors. S'estudiaran les característiques, tant funcionals com elèctriques, d'aquests components, com s'interrelacionen entre sí i com s'han de posar junts per assolir un sistema complet. L'assignatura posarà l'èmfasi en l'estudi de components comercials disponibles i en la seva utilització pràctica.

Contingut

1. Introducció
 - 1.1 Organització bàsica d'un microprocessador
 - 1.2 Evolució històrica dels microprocessadors
2. Arquitectura de microprocessadors estàndard
 - 2.1 Estudi de l'Intel 80x86: organització interna, interfície externa, repertori d'instruccions i *timings*
 - 2.2 Estudi del Motorola 680X0: organització interna, interfície externa, repertori d'instruccions i *timings*
3. Disseny de sistemes basats en microprocessadors
 - 3.1 Components de suport dels microprocessadors: circuits de reset, generadors de rellotge, controladors de bus i circuits d'interfície a un bus
 - 3.2 Disseny del subsistema de memòria: interfície a bus, anàlisi de *timings*, tècniques de decodificació, i tècniques de detecció i correcció d'errors
 - 3.3 Disseny del subsistema d'entrada/sortida: interfície a bus, anàlisi de *timings* i estudi d'alguns circuits d'E/S específics (controladors de DMA, controladors d'interrupcions, etc.)

4. Coprocessadors aritmètics
 - 4.1 Aritmètica en punt flotant: estudi del format IEEE 754, algorismes bàsics de suma, resta, multiplicació, divisió i conversió decimal/binari-binari/decimal
 - 4.2 Principis bàsics i tipus de coprocessadors
 - 4.3 Exemples d'arquitectures Motorola i Intel: organització interna, tipus d'operands i repertori d'instruccions
5. Busos del sistema
 - 5.1 Problemàtica d'interconnexió a un bus: problemes de càrrega, reflexions i *crosstalk*
 - 5.2 Estudi del bus AT i variants
 - 5.3 Estudi del bus VME
6. Microcontroladors
 - 6.1 Arquitectures internes i tipus de microcontroladors
 - 6.2 Estudi del microcontrolador V-25

Pràctiques

1. Realització d'una expansió de memòria per a un sistema microcomputador de 16 bits.
2. Realització de programes en ensamblador del MC68000 i gestió del sistema d'interrupcions.

Bibliografia

Teoria

- PROTOPAPAS; D.A.: *Microcomputer Hardware Design*. Prentice-Hall International Editions, 1988.
- SLATER; M.: *Microprocessor-based Design*. Prentice-Hall, 1989.

Pràctiques

- KANE, G; HAWKINS, D.; LEVENTHAL, L.: *68000 Assembly Language Programming*. Osborne/McGraw-Hill, 1981.

Avaluació

La nota final de l'assignatura s'obté sumant les notes corresponents a les pràctiques i a la teoria, ponderades en un percentatge que se sol situar prop del 70% per a la teoria i del 30% per a les pràctiques (tant la nota de teoria com la de pràctiques han de ser, com a mínim, de 4 per poder fer la suma; en cas contrari, l'assignatura es qualificarà amb un suspens). L'assistència al laboratori de pràctiques és obligatòria i condició *sine qua non* per aprovar. La nota de teoria prové de l'examen que es fa al final del quadrimestre, però també pot tenir altres components que provinguin de treballs, exposicions a classe o altres activitats fetes durant el curs, i que solen tenir un caire voluntari.