

Fonaments de Computadors

Curs 2001/2002

Contingut

1. Introducció.
 - 1.1. Presentació.
 - 1.2. Història dels computadors.
2. Estructura dels computadors.
 - 2.1. Esquema de blocs: Entrada-Processador/Memòria-Sortida.
 - 2.2. La memòria.
 - 2.3. El processador.
 - 2.4. Entrada/sortida.
 - 2.5. Exemple: el 8086.
3. Sistemes de numeració.
 - 3.1. Sistemes de representació d'informació.
 - 3.2. Canvis de base.
 - 3.3. Representació de nombres amb signe.
 - 3.4. Representació de nombres en punt flotant.
 - 3.5. Codis ASCII i BCD.
4. Circuits combinacionals.
 - 4.1. Àlgebra de Boole.
 - 4.2. Funcions de 1, 2 i 3 variables.
 - 4.3. Minimització per àlgebra de Boole.
 - 4.4. Minimització per mapes de Karnaugh.
 - 4.5. Síntesi de funcions.
 - 4.6. Estructures NAND-NAND i NOR-NOR.
5. Introducció als circuits seqüencials.

Referències

- P. De Miguel: "Fundamentos de los Computadores". Paraninfo, 2001.
- W. Stallings: "Organización y arquitectura de computadores". Prentice-Hall, 1996.
- J. Oliver, C. Ferrer: "Diseño de sistemas digitales: Introducción práctica". Col·lecció documents. Servei de Publicacions de la UAB, 1998.
- J. Velasco, J. Otero: "Problemas de sistemas electrónicos digitales". Paraninfo, 1996.

Avaluació

Convalidació: Només per a gent que hagi aprovat teoria o pràctiques el curs anterior.
(La convalidació es farà considerant que la nota obtinguda és un 5.)

Nota final: Si la nota de pràctiques i la d'examen és superior o igual a 5, llavors la nota final serà 25% nota de pràctiques + 75% nota d'examen. Si es suspèn alguna de les parts, la nota serà suspès.

Professors

Grup 10:	Lluís Ribas (Lluís.Ribas@UAB.es)
Grup 20:	Josep Velasco (Josep.Velasco@UAB.es)
Grup 50:	Carles Ferrer (Carles.Ferrer@UAB.es)
Pràctiques:	Vicenç Soler i Ramon Arcas