

Prof.: Tomàs Margalef

Temari de l'assignatura

1.- Processament segmentat

- 1.1.- Concepte de segmentació.
- 1.2.- Processadors segmentats.
- 1.3.- Execució fora d'ordre.
- 1.4.- Processadors Superescalars.

2.- Memòria Cache

- 1.1.- Principis bàsics.
- 1.2.- Polítiques de Correspondència.
- 1.3.- Polítiques de reemplaçament.

3.- Processadors RISC

- 3.1.- Concepte de repertori reduït d'instruccions.
- 3.2.- Conjunt de registres i canvi de contexte.
- 3.3.- Optimització de compiladors.
- 3.4.- RISC vs. CISC.

4.- Introducció al processament paral·lel

- 4.1.- Conceptes generals.
- 4.2.- Processadors vectorials.
- 4.3.- Multiprocessadors.

Bibliografia:

W. Stallings: "Computer Organization and Architecture. Principles of Structure and Function". MacMillan Publishing Company (3rd edition), 1992.