

TECNOLOGIA DE SISTEMES DIGITALS

Enginyeria Informàtica

Optativa: 6 crèdits (3+3)

OBJECTIU

Assignatura d'alt contingut pràctic que ha de permetre que l'alumne agafi agilitat en la construcció de sistemes digitals (sobretot quan s'implementen en placa de circuit imprès). L'alumne ha d'adquirir coneixements en les eines de treball que existeixen, la interconnectivitat dels diferents components que s'integren en un sistema digital, ha de saber elegir els components del sistema i dimensionar correctament l'alimentació, analitzant el consum global del sistema. En tot el procés ha de tenir present l'anàlisi de costos que suposa la realització del sistema.

TEMARI

1. Introducció. (1 setmana).
Composició dels sistemes digitals. Consideracions de disseny. Alternatives d'implementació. Prestacions dels sistemes digitals. Eines de treball.
2. Circuits lògics programables. (4 setmanes).
Introducció als circuits programables. Classificació dels dispositius programables. Circuits programables senzills: ROMs i PLDs. PLD's d'alta densitat. Exemples de PLDs complexes: ALTERA i Xilinx.
Eines de disseny. Evolució dels llenguatges de descripció del hardware. Llenguatges de descripció del hardware (AHDL, VHDL). Síntesis lògica i síntesis física. Aplicacions i exemples.
3. Implementació de sistemes digitals. (7 setmanes)
Components i connectors. Components. Compatibilitat entre famílies lògiques. Oscil·ladors. Reguladors de tensió: estructures bàsiques i metodologia de càlcul. Connectors i encapsulats.
Tecnologies de fabricació de circuits impresos i verificació. Processos de fabricació de substrats: muntatge superficial, híbrids i MCMs. Etapes de fabricació de circuits impresos.
Disseny de plaques de circuit imprès. Regles de disseny. Extracció de paràmetres elèctrics. Immunitat al soroll. Protecció contra descàrrega electrostàtica. Alimentació i consum. Anàlisi tèrmic.
Eines CAD de disseny de plaques de circuit imprès. Captura d'esquemes. Regles de connectivitat. Routing. Layout.
Verificació i fiabilitat en plaques de circuit imprès. Mecanismes de fallada, fatiga tèrmica i càrrega mecànica en plaques. Tècniques de test: llit de puntes i tècniques avançades (boundary-scan).
4. Connectivitat dels sistemes digitals. (3 setmanes).
Connectivitat dels sistemes digitals. Drivers de comunicació sèrie, paral·lela, GPIB, PCI, VME.

PRÀCTIQUES

La pràctica consisteix en la realització d'un sistema digital complet sobre placa de circuit imprès que es connectarà en el bus del PC.

Les sessions de pràctiques es divideixen en dos sessions pràctiques de coneixement de l'eina de CAD i disseny de la placa de circuit imprès (placement i

routing), més dues sessions de fabricació, muntatge de la placa i comprovació del sistema.

BIBLIOGRAFIA

- 1) C.F. Coombs, *Printed Circuits Handbook*. McGraw-Hill. 1995.
- 2) J. González, M.A. Recasens. *Circuitos Impresos: Teoría, Diseño y Montaje*. Edit. Paraninfo. 1997.
- 3) G. Ginsberg, *Surface mount and Related Technologies*. Edit. Marcel Dekker. 1989.
- 4) Z. Salcic and A. Smailagic. *Digital Systems Design and Prototyping Using Field Programmable Logic*. Kluwer Academic Publishing, 1998.
- 5) Ll. Terés, Y. Torroja, S. Olcoz y E. Villar. *VHDL: Lenguaje Estándar de Diseño Electrónico*. McGraw-Hill, 1998.
- 6) J.D. Broesch. *Practical Programmable Circuits*. Academic Press, 1991.
- 7) A. Hossain. *Computer-Aided Electronic Circuit Board Design and Fabrication*. 1996.

SISTEMA D'AVUACIÓ

Nota Final = 75% nota teoria + 25% nota pràctiques.