

Titulació	Tipus	Curs	Semestre
2502441 Enginyeria Informàtica	OB	3	1
2502441 Enginyeria Informàtica	OT	4	1

Professor de contacte

Nom: Lluís Ribas Xirgo

Correu electrònic: Lluís.Ribas@uab.cat

Utilització d'idiomes a l'assignatura

Llengua vehicular majoritària: català (cat)

Grup íntegre en anglès: No

Grup íntegre en català: No

Grup íntegre en espanyol: No

Altres indicacions sobre les llengües

El material és, principalment, en anglès.

Equip docent

Joaquín Saiz Alcaine

Pragna Das

Prerequisits

Per a la plena comprensió dels continguts de l'assignatura convé tenir una habilitat bàsica en la programació i un bon coneixement de com s'executen els programes en els computadors. Per a això, s'ha d'haver fet el Laboratori de Programació i l'Enginyeria del Software (programació) i haver cursat Estructura de Computadors, Sistemes Operatius i Arquitectura de Computadors (model d'execució dels programes).

Objectius

Aquesta assignatura és la primera en relació a la matèria de **Disseny de sistemes de còmput orientat a aplicacions**. En aquesta matèria es tracta del desenvolupament dels sistemes que executen els algorismes d'unes aplicacions determinades i que ho han de fer respectant uns requeriments específics. Per exemple, no n'hi ha prou que un dispositiu mòbil sigui capaç de mostrar un vídeo, sinó que ho ha de fer a 25 imatges per segon, sincronitzant-ho amb la informació auditiva i consumint la mínima energia possible. Així doncs, l'objectiu final de la matèria és que sapigueu dissenyar algorismes i les implicacions que cada disseny té en el cost d'execució de l'aplicació segons el mateix algorisme i com s'implementa, és a dir, segons la plataforma d'execució que es triï.

En aquest context, a l'assignatura de Sistemes encastats es tracta que els estudiants assoleixin els objectius següents:

- Conèixer els diversos àmbits d'aplicació dels sistemes encastats.
- Tenir nocions dels requeriments habituals de cada domini d'aplicació, inclosos els de temps real.

- Comprendre els aspectes de seguretat, fiabilitat i robustesa dels sistemes.
- Conèixer la metodologia del desenvolupament dels sistemes embotats.
- Entendre els diversos models de càlcul dels sistemes.
- Tenir habilitat pràctica amb el disseny i manipulació dels models de càlcul orientats a estats.
- Conèixer els elements bàsics de les arquitectures dels sistemes embotats.
- Haver adquirit els rudiments del disseny basat en plataformes.
- Saber estimar costos d'implementació a partir dels models de càlcul dels sistemes.
- Conèixer el problema de la partició dels sistemes i diverses estratègies per solucionar-lo.
- Tenir els rudiments de programació i descripció de hardware per a la implementació dels sistemes.

Competències

Enginyeria Informàtica

- Adquirir hàbits de pensament
- Capacitat de desenvolupar processadors específics i sistemes embotats, així com desenvolupar i optimitzar el software dels embotats sistemes
- Capacitat per definir, avaluar i seleccionar plataformes de maquinari i programari per al desenvolupament i l'execució de sistemes, serveis i aplicacions informàtiques.
- Capacitat per dissenyar, desenvolupar, avaluar i assegurar l'accessibilitat, l'ergonomia, la usabilitat i la seguretat dels sistemes, serveis i aplicacions informàtiques, així com de la informació que gestionen

Resultats d'aprenentatge

1. Analitzar els requeriments de les aplicacions informàtiques.
2. Comparar i avaluar les possibles plataformes per a complir els requeriments de les aplicacions.
3. Desenvolupar la capacitat d'anàlisi, síntesi i prospectiva.
4. Identificar les necessitats de l'aplicació específica que es desitja resoldre.
5. Identificar les necessitats de seguretat que han de complir els sistemes embotats.

Continguts

Temari

1. Introducció

1.1. Dominis d'aplicació dels sistemes embotats

1.2. Casos d'estudi: Robòtica, plantes de manufactura, logística i transport, domòtica i edificis intel·ligents, entreteniment a casa, sistemes personals (mòbils), etcètera

1.3. Enginyeria de sistemes

2. Metodologia de disseny

2.1. Flux de disseny

2.2. Anàlisi de requeriments funcionals i no funcionals

2.3. Models de càlcul basats en estats

- 2.4. Xarxes de màquines d'estat
- 2.5. Arquitectures del maquinari
- 2.6. Sistemes operatius en temps real
- 2.7. Arquitectures del programari
- 2.8. Plataformes arquitecturals

3. Metodologia d'implementació

- 3.1. Refinament d'especificacions
- 3.2. Reusabilitat
- 3.3. Particionat i planificació
- 3.4. Síntesi de software i de hardware

Metodologia

A la manera convencional, la docència s'estructura a partir de les activitats presencials següents:

Classes de teoria: Exposicions a la pissarra de la part teòrica del temari de l'assignatura. N'hi haurà de caire més divulgatiu per situar en context el coneixement i les habilitats que s'adquireixen a l'assignatura (per exemple, l'explicació de com funciona la part electrònica d'un automòbil) i d'altres en què s'exposaran coneixements necessaris per a l'anàlisi i el disseny dels sistemes encastats.

Seminaris de problemes: Discussió de petits casos d'estudi (per exemple, el control d'un forn microones) que serveixin per consolidar els coneixements teòrics quant a l'anàlisi i el disseny dels sistemes encastats.

Pràctiques en laboratori: Sessions de treball en grup, tot seguint un guió i supervisades per un professor. A cada sessió es tractarà sobre un aspecte concret quant a la implementació dels sistemes encastats.

A part de les activitats presencials, es fomenta el treball en equip en què els participants prenen rols diferents. Aquesta competència transversal no és el focus de l'assignatura, però sí un element important en la matèria. La d'hàbits de pensament, especialment quant a la capacitat d'anàlisi dels problemes i síntesi de les solucions, sí que es treballarà en la preparació de les propostes que es facin per als seminaris i el laboratori.

Activitats formatives

Títol	Hores	ECTS	Resultats d'aprenentatge
Tipus: Dirigides			
Pràctiques: Treball pràctic per obtenir els resultats segons guió	12	0,48	1, 2, 3
Problemes: Propostes de solucions, discussió de problemes i resolucions de dubtes	12	0,48	1, 2, 3
Teoria: Assistència i participació a classes magistrals	22	0,88	4, 5
Tipus: Supervisades			
Resolució de problemes addicionals	6	0,24	1, 2, 3
Seguiment i reforç en la resolució de parts dels casos proposats a les pràctiques	6	0,24	1, 2, 3

Tipus: Autònomes			
Estudi	26	1,04	4, 5
Estudi previ dels casos presentats a pràctiques	12	0,48	1, 2, 3
Resolució de problemes	24	0,96	1, 2, 3

Avaluació

L'avaluació és contínua amb activitats específiques (exàmens i treballs) al llarg del curs. Aquestes activitats d'avaluació generen un seguit de notes que determinen la nota final.

El càlcul de la nota final, n , segueix l'expressió següent:

$$n = t \cdot 40\% + p \cdot 30\% + q \cdot 30\%$$

on t és la nota de la part de teoria, p , la de la part de problemes, i q , la de la part de pràctiques en laboratori.

La nota final serà, com a màxim, un 4,5 si t , p o $q < 5$. En altres paraules, s'ha d'aprovar cada part (teoria, problemes i pràctiques) per separat.

Les matrícules d'honor es concediran als qui obtinguin una nota superior o igual a 9,5 a cada part, fins al 5% dels matriculats segons ordre descendent de nota final. A criteri del professorat, també se'n podran concedir en d'altres casos.

La nota de la part de teoria (t) s'obtindrà a partir de la mitjana entre els diversos exàmens parcials o les parts corresponents a l'examen final. És a dir, es podrà millorar la nota de qualsevol examen parcial a l'examen final, de forma independent.

La nota de la part de problemes (p) s'obtindrà a partir dels informes de les propostes de solució corresponents. El valor de la nota es calcularà a partir d'una mitjana ponderada en la que es tindrà en compte el progrés dels estudiants, és a dir, tindrà més pes l'últim treball que el primer. Es tindrà en compte la participació a les discussions dels seminaris de problemes.

La nota de la part de pràctiques (q) serà el resultat d'una mitjana ponderada de les avaluacions del treball que es faci al laboratori i dels informes corresponents. Així doncs, l'assistència a les sessions de laboratori és obligada.

Les dates d'avaluació continuada i lliurament de treballs es publicaran al campus virtual (CV) i poden estar subjectes a possibles canvis de programació per motius d'adaptació a possibles incidències: sempre se n'informarà prèviament a través del CV ja que s'entén que és el mecanisme habitual d'intercanvi d'informació entre professorat i estudiants fora de l'aula.

Els lliuraments fora de termini, sempre que hi hagi previ avís, seran acceptats i penalitzats amb una nota més baixa. En cap cas s'admetran lliuraments fora de termini sense avís previ o justificació de força major. Es podrà obrir un segon termini de lliurament pels informes que rebin una avaluació negativa. Els treballs no lliurats rebran una nota de 0 i no tindran opció a una segona avaluació.

En cas que no es faci cap lliurament, no s'assisteixi a cap sessió de laboratori i no es faci cap examen, la nota corresponent serà un "no avaluable". En qualsevol altre cas, els "no presentats" computen com un 0 per al càlcul de la mitjana ponderada que, com a màxim, serà 4,5. És a dir, la participació en alguna activitat avaluada implica que es tinguin en compte els "no presentats" en altres activitats com a zeros. Per exemple, una absència en una sessió de laboratori implica una nota de zero per a aquella activitat.

CÒPIES I PLAGIS

Les còpies fan referència a les evidències de que el treball o l'exàmens ha fet en part o totalment sense contribució intel·lectual de l'autor. En aquesta definició s'hi inclouen també les temptatives provades de còpia en exàmens i

lliuraments de treballs i les violacions de les normes que n'asseguren l'autoria intel·lectual. Els plagis fan referència als treballs i textos d'altres autors que es fan passar com a propis. Són un delicta contra la propietat intel·lectual. Per evitar incórrer en plagi, citeu les fonts que feu servir a l'hora d'escriure l'informe d'un treball.

D'acord amb la normativa de la UAB, tant còpies com plagis impliquen una nota de la part corresponent (teoria, problemes o pràctiques) de 0 i, en aquest cas, un suspès de l'assignatura, sense que això limiti el dret a emprendre accions en contra dels qui hi hagin participat, tant a l'àmbit acadèmic com en el penal.

Activitats d'avaluació

Títol	Pes	Hores	ECTS	Resultats d'aprenentatge
Examen final (només si cal millorar nota parcials)	40	2	0,08	4, 5
Exàmens parcials	40	4	0,16	4, 5
Informes de treballs de pràctiques	30	12	0,48	1, 2, 3
Informes de treballs de seminaris de problemes	30	12	0,48	1, 2, 3

Bibliografia

(El llistat definitiu estarà disponible al campus virtual.)

1. M. J. Pont. (2005). Embedded C. Pearson Education Ltd.: Essex, England.
Tracta de com programar sistemes encastats, tema que coincideix amb el que es tracta a la part de problemes i pràctica de l'assignatura. Per tant, és un material complementari molt interessant.
2. Ll. Ribas Xirgo. (2011). "Estructura bàsica d'un computador", Capítol 5 de Montse Peiron Guàrdia, Lluís Ribas i Xirgo, Fermín Sánchez Carracedo i A. Josep Velasco González: Fonaments de computadores. Material docent de la UOC. OpenCourseWare de la UOC. [<http://ocw.uoc.edu/informatica-tecnologia-i-multimedia/fonaments-de-computadors/materials/>]
Tracta del model de màquines d'estat, de les màquines algorísmiques i de les arquitectures bàsiques dels sistemes digitals, coincident amb els temes corresponents de l'assignatura.
3. Brian Bailey, Grant Martin and Andrew Piziali. (2007). ESL Design and Verification. A Prescription for Electronic System-Level Methodology. Elsevier.
Fa un repàs a tot el procés de síntesi de sistemes encastats i posa en context el material de l'assignatura. Per tant, és un bon material complementari.
4. Tim Wilmshurst. (2010). Designing Embedded Systems with PIC Microcontrollers. Principles and Applications (Second Edition). Elsevier.
Informació complementària a la de l'assignatura, que presenta un possible sistema encastat per al control d'un robot.
5. Oliver H. Bailey. (2005). Embedded Systems Desktop Integration. Wordware Publishing.
Informació complementària a la de l'assignatura que incideix, sobre tot, en l'aspecte de la comunicació entre el hardware i el software.