

**Microprocessadors i Perifèrics**

Codi: 102793

Crèdits: 6

Titulació	Tipus	Curs	Semestre
2502441 Enginyeria Informàtica	OB	3	2
2502441 Enginyeria Informàtica	OT	4	2

**Professor de contacte**

Nom: Dolores Isabel Rexachs del Rosario

Correu electrònic: Dolores.Rexachs@uab.cat

**Utilització d'idiomes a l'assignatura**

Llengua vehicular majoritària: espanyol (spa)

Grup íntegre en anglès: No

Grup íntegre en català: No

Grup íntegre en espanyol: No

**Equip docent**

Diego Javier Mostaccio Mancini

Mohammed J. A. Alghazzawi

**Prerequisits**

No hi ha prerequisits formals.

Es recomana haver cursat

- Estructura de Computadors
- Arquitectura de Computadors

**Objectius**

Aquesta assignatura de la menció d'Enginyeria de Computadors, s'emmarca en el tercer curs, segon semestre de la titulació dins de la matèria "Disseny de sistemes de còmput orientats a aplicacions"

Microprocessadors i Perifèrics està relacionada amb les assignatures de Fonaments de Computadors, Sistemes Operatius, Estructura de Computadors i Arquitectura de Computadors.

L'objectiu de l'assignatura és que els estudiants compreguin els components fonamentals que s'utilitzen en el disseny de sistemes basats en processadors digitals (processadors i dispositius perifèrics) i com s'interconnecten analitzant les interfícies amb altres components i amb els usuaris. Al llarg de l'assignatura l'estudiant veurà com dissenyar sistemes basats en aquests components considerant els reptes actuals del disseny de sistemes de còmput orientat a aplicacions de prestacions, fiabilitat, consum, cost, ....

Aplicar els coneixements sobre arquitectura de computadors i disseny de sistemes per seleccionar les característiques del processador i perifèrics que millor s'adaptin a les necessitats de l'aplicació.

Seleccionar la plataforma més adequada per a una aplicació específica i dissenyar i desenvolupar la solució basada en el microprocessador corresponent.

Es pretén que els estudiants coneguin la tecnologia, l'arquitectura interna dels processadors i els perifèrics i tinguin la capacitat de seleccionar, programar i adaptar-los a les necessitats específiques de cada aplicació considerant prestacions, fiabilitat, cost, consum, reciclatge, ...

## Competències

### Enginyeria Informàtica

- Capacitat de desenvolupar processadors específics i sistemes embotrats, així com desenvolupar i optimitzar el software dels esmentats sistemes.
- Capacitat de dissenyar i construir sistemes digitals, incloent computadores, sistemes basats en microprocessador i sistemes de comunicacions.
- Capacitat per definir, avaluar i seleccionar plataformes de maquinari i programari per al desenvolupament i l'execució de sistemes, serveis i aplicacions informàtiques.
- Tenir una actitud personal adequada.

## Resultats d'aprenentatge

1. Aplicar els coneixements sobre arquitectura de computadores i disseny de sistemes per a seleccionar les característiques del processador o sistema embotrat que millor s'adaptin a les necessitats de l'aplicació.
2. Classificar els diferents tipus de sistemes digitals.
3. Desenvolupar la curiositat i la creativitat.
4. Identificar les possibles arquitectures basades en sistemes digitals per al disseny de sistemes de còmput basats en microprocessadors.
5. Seleccionar la plataforma més adequada per a una aplicació específica i dissenyar i desenvolupar la solució basada en el microprocessador corresponent.

## Continguts

Bloc 1. Disseny de sistemes de còmput basats en microprocessadors i microcontroladors.

- Processadors digitals de propòsit general per al disseny de sistemes basats en aplicacions: Microcontroladors, DSP
- Mètodes de disseny
- Criteris de selecció en funció de l'aplicació

Bloc 2. Dispositius perifèrics. Sistemes d'emmagatzematge.

- Perifèrics d'entrada
- Perifèrics de sortida
- Perifèrics i sistmes d'emmagatzematge

Bloc 3. Interconnexió de dispositius perifèrics

- Interconnexió de components: Busos per a la connexió de perifèrics
- Interconnexió de dispositius: Connexió de sistemes d'emmagatzematge (emmagatzematge local, emmagatzematge a la xarxa, emmagatzematge en el núvol)
- Interfície amb l'usuari: Usabilitat, ergonomia

Bloc 4. Avaluació de prestacions del sistema de còmput considerant les necessitats de l'aplicació.

- Especificació i selecció de mètriques per avaluar prestacions, fiabilitat, disponibilitat, sostenibilitat i consum adequades a l'aplicació.
- Impacte de les prestacions, fiabilitat i consum en el criteri de selecció de components, disseny i implementació.
- Mètodes i models per avaluar prestacions.

## Metodologia

La metodologia docent que se segueix en l'assignatura es basa en una sèrie d'activitats formatives que requereixen la presència de l'estudiant a l'aula o al laboratori i una sèrie d'activitats individuals que requereixen un treball personal per part de l'estudiant. Les activitats formatives s'organitzen en:

- Classes magistrals: S'exposaran els conceptes bàsics del temari de l'assignatura i s'orientarà com completar i aprofundir en aquests continguts. Les classes magistrals han de ser participatives. Es realitzaran presentacions de treballs realitzats pels estudiants.
- Classes de problemes: Es realitzaran exercicis relacionats amb el temari i es plantejaran casos pràctics (estudi de casos) que els estudiants han de resoldre i entregar. Es realitzaran presentacions i es discutiran els dissenys, implementacions i resultats dels projectes realitzats en les pràctiques.
- Pràctiques de laboratori: Es realitzaran en un laboratori específic de l'assignatura. Es realitzaran en grup. Es proposaran petits projectes de disseny i implementació de sistemes basats en microcontroladors als quals es connectaran diferents perifèrics i s'avaluaran els dissenys tenint en compte la creativitat, la innovació, les prestacions, el consum, l'impacte social... Es lliuraran informes i un vídeo explicatiu del treball desenvolupat.
- Tutories a l'aula: Classes de dubtes i d'orientació per a la resolució de les activitats formatives i de les proves individuals.
- Activitats supervisades: S'utilitzarà el campus virtual (Aluas Moodle), per facilitar la interacció. Per realitzar un seguiment i una avaluació formativa, després de cada bloc s'habilitaran qüestionaris al CV.
- Proves individuals: Es realitzarà una prova individual parcial i una prova d'avaluació final.
- Competències Transversals (**T06.02: Desenvolupar la curiositat i la creativitat**): Per avaluar aquesta competència es considerarà la creativitat i la innovació en la proposta i desenvolupament dels projectes que es realitzaran a les pràctiques i en la realització del vídeo explicatiu del treball desenvolupat.

## Activitats formatives

Títol	Hores	ECTS	Resultats d'aprenentatge
<b>Tipus: Dirigides</b>			
Classes magistrals	22	0,88	1, 5
Pràctiques de laboratori	12	0,48	3, 5
Problemes	12	0,48	1, 5
Proves individuals	6	0,24	1, 5
Tutories en aula	2	0,08	
<b>Tipus: Supervisades</b>			
Preparació del treball a realitzar en el laboratori	6	0,24	1

Preparació dels informes de pràctiques	2	0,08	
<b>Tipus: Autònomes</b>			
Elaboració de treballs i informes de pràctiques	10	0,4	1, 3, 5
Estudi autònom i resolució de problemes	70	2,8	1, 5

## Avaluació

L'avaluació del grau d'adquisició de les competències per part dels estudiant es realitza sobre:

\* Els coneixements adquirits per l'estudiant: s'avaluen mitjançant les proves individuals. La prova individual final és obligatòria.

\* El treball desenvolupat a classe: s'avalua amb la presentació oral del treball desenvolupat, els lliuraments d'exercicis realitzats a l'aula i els qüestionaris realitzats en el CV.

\* L'activitat desenvolupada al laboratori: s'avalua al llarg de les sessions de pràctiques, la presentació de resultats a l'aula, la presentació d'informes i el vídeo demostratiu del treball realitzat.

La qualificació final de l'assignatura es calcula d'acord amb els pesos que figuren a la taula "activitats d'avaluació", tenint en compte que cadascuna d'aquestes parts (proves individuals, pràctiques de laboratori i treballs desenvolupats a classe) ha d'estar aprovada per poder fer la mitjana.

És condició imprescindible per aprovar l'assignatura lliurar els treballs proposats, realitzar les presentacions, obtenir una nota mínima de 5 en l'apartat de coneixements (proves individuals) i en les pràctiques desenvolupades en el laboratori. Aquestes pràctiques no es podran aprovar sense una assistència mínima del 85% a les sessions de pràctiques i els informes lliurats i aprovats. En aquesta activitat s'avaluarà la capacitat de l'estudiant de treballar de manera autònoma.

En el cas de no arribar al mínim exigít en alguna de les activitats d'avaluació, si el càlcul de la nota final és igual o superior a 5, es posarà un 4,5 de nota en l'expedient.

Les dates d'avaluació continuada i lliurament de treballs es publicaran al campus virtual i poden estar subjectes a canvis de programació per motius d'adaptació a possibles incidències. Sempre s'informarà a l'aula i al campus virtual sobre els canvis, ja que s'entén són els mecanismes habituals d'intercanvi d'informació entre professors i estudiants.

Les activitats avaluatives obligatòries no presentades al llarg del curs (presentació oral del projecte i del sistema analitzat), es podran presentar el dia de l'examen final i la qualificació podrà ser apte (nota =5) o no apte (nota = 3).

Si no es realitza cap activitat avaluativa, la qualificació serà "No Avaluable".

Com a norma general, no hi ha distinció, pel que fa referència a l'avaluació, entre alumnes no repetidors i alumnes repetidors.

Les qualificacions superiors a 9 podran donar accés a la Matrícula d'Honor. Es tindrà en compte les qualificacions, el treball autònom realitzat i el nombre màxim que poden ser concedides.

Sense perjudici d'altres mesures disciplinàries que es considerin oportunes i d'acord amb la normativa acadèmica vigent, les irregularitats comeses per un estudiant que puguin conduir a una variació de la qualificació, es qualificaran amb un zero. Per exemple, plagiar, copiar, deixar copiar, ... una pràctica o qualsevol altra activitat d'avaluació, implicarà suspendre aquesta activitat d'avaluació amb un zero. Les activitats d'avaluació qualificades d'aquesta manera i per aquest procediment no seran recuperables. Si cal superar qualsevol d'aquestes activitats d'avaluació per aprovar l'assignatura, aquesta assignatura quedarà suspesa directament, sense oportunitat de recuperar-la en el mateix curs.

## Activitats d'avaluació

Títol	Pes	Hores	ECTS	Resultats d'aprenentatge
Pràctiques de laboratori	30%	0	0	1, 3, 5
Proves individuals (inclou 1 prova parcial, 1 prova d'avaluació final i 1 prova de recuperació)	60%	6	0,24	1, 2, 4, 5
Treballs desenvolupats, resolució d'exercicis, presentacions.	10%	2	0,08	1, 2, 3, 4

## Bibliografia

T. Noergaard (2005) Embedded Systems Architecture. Elsevier

James K. Peckol. (2008). Embedded Systems: A Contemporary Design Tool. John Wiley & Sons Inc

Frank Vahid, Tony D. Givargis. (2001). Embedded System Design: A Unified Hardware/Software Introduction. John Wiley & Sons Inc; Edición: International student edition

Marilyn Wolf (2012) Computers as Components: Principles of Embedded Computing System Design. 3rd Edition. Morgan Kaufmann.

Sarah Harris, David Harris. (2015) Diseño Digital y Arquitectura de Computadores: ARM Edición. Morgan Kaufmann. Elsevier Science & Technology.

Sloss & Symes & Wright (2004) ARM System Developer's Guide, Designing and Optimizing System Software. Morgan Kaufmann.

Muhammad Ali Mazidi; Shujen Chen; Sarmad Naimi; Sepehr Naimi. (2014) Freescale ARM Cortex-M Embedded. Programming Using C Language. Kindle Edition, Published October 31st 2014 by Mazidi & Naimi